

PATENTS

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of
Ryuichi KASAHARA et al.

Serial No. 09/598,609

GROUP 2831

Filed June 21, 2000

Examiner

ELECTRIC DOUBLE LAYER
CAPACITOR AND METHOD
OF FORMING THE SAME



CLAIM FOR FOREIGN PRIORITY UNDER 35 U.S.C. 119
AND SUBMISSION OF PRIORITY DOCUMENT

Commissioner of Patents

Washington, D.C. 20231

Sir:

Attached hereto is a certified copy of applicants' corresponding patent application filed in Japan on June 21, 1999, under No. 11-173520.

Applicants herewith claim the benefit of the priority filing date of the above-identified application for the above-entitled U.S. application under the provisions of 35 U.S.C. 119.

Respectfully submitted,

YOUNG & THOMPSON

By

Robert J. Patch
Attorney for Applicants
Registration No. 17,355
745 South 23rd Street
Arlington, VA 22202
Telephone: 703/521-2297

September 18, 2000

COPY

日 本 国 特 許 庁
PATENT OFFICE
JAPANESE GOVERNMENT

11017 U.S. PTO
09/987923
11/16/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されて
いる事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed
with this Office.

出 願 年 月 日
Date of Application:

1999年 6月21日

出 願 番 号
Application Number:

平成11年特許願第173520号

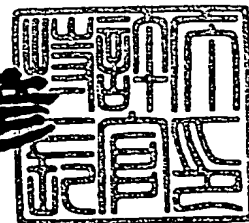
出 願 人
Applicant(s):

日本電気株式会社

2000年 2月18日

特許庁長官
Commissioner,
Patent Office

近 藤 隆 彦



出証番号 出証特2000-3008326